

Sample1メモリマップ

8284Map.pdf ADTEK SYSTEM SCIENCE Co.,Ltd Rev1.01

STK22C48(NVRAM)は0～FFFにマップされています。16ビットバス幅の設定でアクセスしますが、STK22C48は8ビットバスなので、奇数バイトのみが有効です。

CY7C1020(SRAM)は10000～1FFFFにマップされています。16ビットバス幅の設定でアクセスします。

1000～1037は自己診断用のラッチ出力及び入力回路となっています。8ビットバス幅の設定にします。

PCIバスとのI/F及びメモリの制御等を行うのはプライマリ側のEPF10KEとなります。セカンダリのEPF10KEは、プライマリEPF10KEのラッチ出力をセレクトし、ループバックする機能となっています。ラッチ回路の初期値は全て0となります。

自己診断用のI/Oの使用方法（IOE1～8の信号を出力し、リードバックする場合）

1．1031番地のOE1にFFをライトします(出力を確定します)。1032番地のOE2は特に必要な場合を除き0に設定し

て下さい。

2．102B番地の19をライトします。これでセカンダリEPF10KEは、IOE1～8の信号をEPM1～8(102A番地)に接続し

ます。

3．101E番地（IOE1～8）に任意の値をライトします。

4．102A番地(EPM1～8)をリードするとライトした値が読み込まれます。

CN1を介したループバック（リードバック）を行うにはCN1のケーブルのAとBの同じ番号同士を接続してください

| アドレス | 信号名 1 | 信号名 2 | | 50E | 130E | 200E | 属性 | ルート | 相手先 | SEL | バス幅 |
|---------------|---------------|--------------|---|-----|------|------|----|---------------|-------|-----|-----|
| 0 ~ FFF | STK22C48 | | | | | | | | | | 16 |
| 10000 ~ 1FFFF | CY7C1020 | | | | | | | | | | 16 |
| 1000 | IOA1 ~ IOA8 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | 1 | 8 |
| 1001 | IOA9 ~ IOA16 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | 2 | 8 |
| 1002 | IOA17 ~ IOA24 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | 3 | 8 |
| 1003 | IOA25 ~ IOA32 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | 4 | 8 |
| 1004 | IOA33 ~ IOA40 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | 5 | 8 |
| 1005 | IOA41 ~ IOA48 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | 6 | 8 |
| 1006 | IOA49 ~ IOA56 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | 7 | 8 |
| 1007 | IOA57 | | 1 | x | x | | 出力 | 基板内パターン | セカンダリ | 8 | 8 |
| | | | | | | | | | | | |
| 1008 | IOB1 ~ IOB8 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | 9 | 8 |
| 1009 | IOB9 ~ IOB16 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | A | 8 |
| 100A | IOB17 ~ IOB24 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | B | 8 |
| 100B | IOB25 ~ IOB32 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | C | 8 |
| 100C | IOB33 ~ IOB40 | | 8 | x | x | | 出力 | 基板内パターン | セカンダリ | D | 8 |
| 100D | IOB41 ~ IOB44 | | 4 | x | x | | 出力 | 基板内パターン | セカンダリ | E | 8 |
| | | | | | | | | | | | |
| 100E | IOC1 ~ IOC8 | | 8 | x | | | 出力 | 基板内パターン | セカンダリ | F | 8 |
| 100F | IOC9 ~ IOC16 | | 8 | x | | | 出力 | 基板内パターン | セカンダリ | 10 | 8 |
| 1010 | IOC17 ~ IOC24 | | 8 | x | | | 出力 | 基板内パターン | セカンダリ | 11 | 8 |
| 1011 | IOC25 ~ IOC31 | | 7 | x | | | 出力 | 基板内パターン | セカンダリ | 12 | 8 |
| | | | | | | | | | | | |
| 1012 | IOD1 ~ IOD8 | | 8 | x | | | 出力 | CN2,4<->CN3,5 | セカンダリ | 13 | 8 |
| 1013 | IOD9 ~ IOD15 | | 7 | x | | | 出力 | CN2,4<->CN3,5 | セカンダリ | 14 | 8 |
| | | | | | | | | | | | |
| 1014 | IOE91 ~ IOE98 | CN1_X1 ~ 8 | 8 | | | | 入力 | CN1のリターン | セカンダリ | | 8 |
| 1015 | IOD16 ~ IOD23 | CN1_X9 ~ 16 | 8 | x | | | 入力 | CN1のリターン | セカンダリ | | 8 |
| 1016 | IOD24 ~ IOD31 | CN1_X17 ~ 24 | 8 | x | | | 入力 | CN1のリターン | セカンダリ | | 8 |
| 1017 | IOD32 ~ IOD39 | CN1_X25 ~ 32 | 8 | x | | | 入力 | CN1のリターン | セカンダリ | | 8 |
| 1018 | IOD40 ~ IOD47 | CN1_X33 ~ 40 | 8 | x | | | 入力 | CN1のリターン | セカンダリ | | 8 |
| 1019 | IOD48 ~ IOD52 | CN1_X41 ~ 45 | 5 | x | | | 入力 | CN1のリターン | セカンダリ | | 8 |
| | | | | | | | | | | | |
| 101A | IOD53 ~ 60 | | 8 | x | | | 出力 | 基板内パターン | セカンダリ | 15 | 8 |
| 101B | IOD61 ~ 68 | | 8 | x | | | 出力 | 基板内パターン | セカンダリ | 16 | 8 |
| 101C | IOD69 ~ 76 | | 8 | x | | | 出力 | 基板内パターン | セカンダリ | 17 | 8 |
| 101D | IOD77 ~ 84 | | 8 | x | | | 出力 | 基板内パターン | セカンダリ | 18 | 8 |
| | | | | | | | | | | | |
| 101E | IOE1 ~ IOE8 | CN1_P1 ~ 8 | 8 | x | | | 出力 | CN1<->CN1 | セカンダリ | 19 | 8 |
| 101F | IOE9 ~ IOE16 | CN1_P9 ~ 16 | 8 | x | | | 出力 | CN1<->CN1 | セカンダリ | 1A | 8 |
| 1020 | IOE17 ~ IOE24 | CN1_P17 ~ 24 | 8 | x | | | 出力 | CN1<->CN1 | セカンダリ | 1B | 8 |
| 1021 | IOE25 ~ IOE32 | CN1_P25 ~ 32 | 8 | x | | | 出力 | CN1<->CN1 | セカンダリ | 1C | 8 |
| 1022 | IOE33 ~ IOE40 | CN1_P33 ~ 40 | 8 | x | | | 出力 | CN1<->CN1 | セカンダリ | 1D | 8 |
| 1023 | IOE41 ~ IOE45 | CN1_P41 ~ 45 | 5 | x | | | 出力 | CN1<->CN1 | セカンダリ | 1E | 8 |

| | | | | | | | | | | |
|------|------------------|--------------|-----|--|--|-----|-----------|-------------------|----|---|
| 1024 | IOE46 ~ IOE53 | CN4_E1 ~ 8 | 8 x | | | 出力 | CN4<->CN5 | セカンダリ | 1F | 8 |
| 1025 | IOE54 ~ IOE61 | CN4_E9 ~ 16 | 8 x | | | 出力 | CN4<->CN5 | セカンダリ | 20 | 8 |
| 1026 | IOE62 ~ IOE69 | CN4_E17 ~ 24 | 8 x | | | 出力 | CN4<->CN5 | セカンダリ | 21 | 8 |
| 1027 | IOE70 ~ IOE77 | CN4_E25 ~ 32 | 8 x | | | 出力 | CN4<->CN5 | セカンダリ | 22 | 8 |
| 1028 | IOE78 ~ IOE85 | CN4_E33 ~ 40 | 8 x | | | 出力 | CN4<->CN5 | セカンダリ | 23 | 8 |
| 1029 | IOE86 ~ IOE90 | CN4_E41 ~ 45 | 5 x | | | 出力 | CN4<->CN5 | セカンダリ | 24 | 8 |
| 102A | EPM1 ~ 8 | | 8 x | | | 入力 | 基板内パターン | セカンダリ | | 8 |
| 102B | EPM9 ~ 14(SEL 1) | | 6 x | | | 出力 | 基板内パターン | セカンダリ | | 8 |
| 102C | EPF10KCONF1 ~ 8 | 3 | 8 | | | I/O | 基板内パターン | EPM7256 | | 8 |
| 102D | EPF10KCONF9 ~ 16 | 3 | 8 | | | I/O | 基板内パターン | EPM7256 | | 8 |
| 102E | DEDICATEINPUT | | 6 | | | 入力 | 基板内パターン | EPM7256等 | | |
| 1030 | USERI.HSB | | 2 | | | 出力 | 基板内パターン | PCI9080, STK22C48 | | 8 |
| 1031 | OE1 2 | | 8 | | | 出力 | 内部 | | | 8 |
| 1032 | OE2 2 | | 1 | | | 出力 | 内部 | | | 8 |
| 1034 | INTREG | | 8 | | | I/O | 内部 | ライトは3 | | 8 |
| 1035 | INTREG | | 8 | | | I/O | 内部 | 2ビット | | 8 |
| 1036 | INTREG | | 8 | | | I/O | 内部 | リードは8 | | 8 |
| 1037 | INTREG | | 8 | | | I/O | 内部 | ビット | | 8 |
| 1038 | DMA/INT 4 | | | | | I/O | 内部 | | | 8 |

- 1 表右側のSELの値を設定します
- 2 出力レジスタのOE制御をします
- 3 これらのレジスタを入力する場合、1030H(OE2)を0に設定してください
- 4 INTはビット0、DMAはビット1を操作します。いずれも負論理です。DMAはDACK0#でもクリアされます。

バス幅を変更するには(LBRD0: PCI:18h, LOC:98h) Local Address Space 0/Expansion ROM Bus Region Descriptor Registerを操作してください